

HiConnex

Technische

Dokumentation

Bild 1

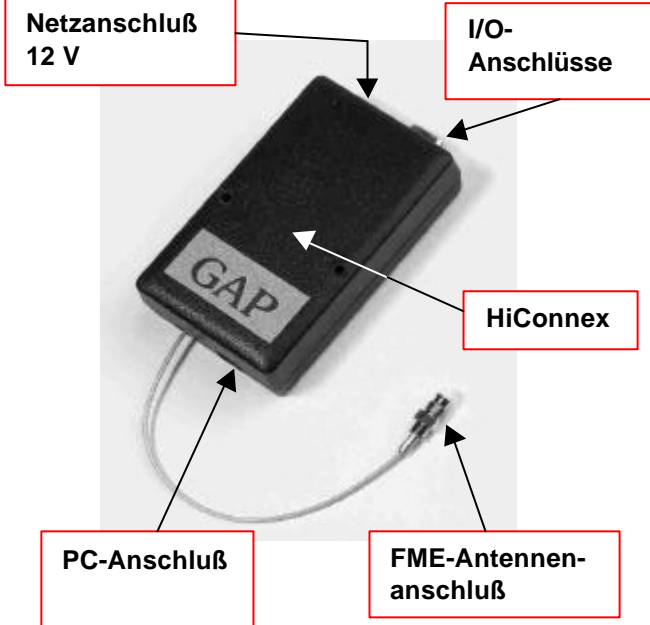


Bild 2

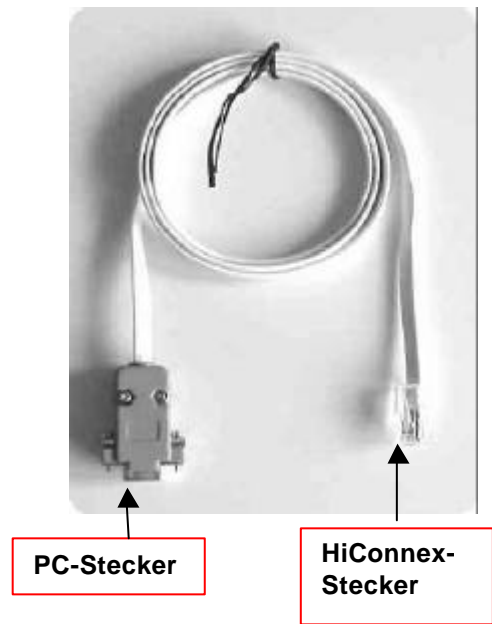


Bild 3

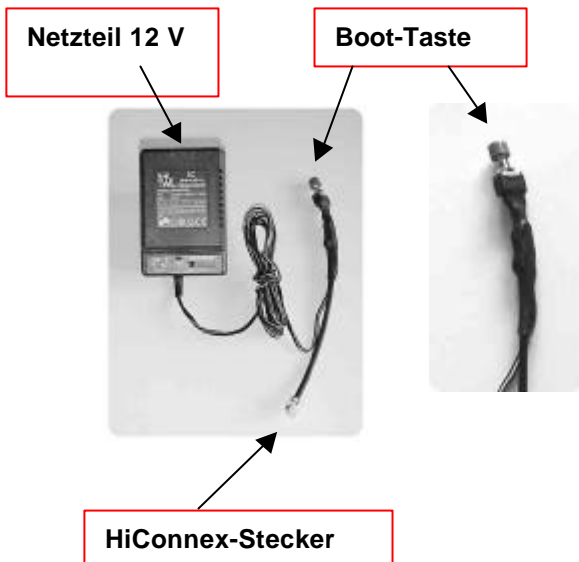


Bild 4

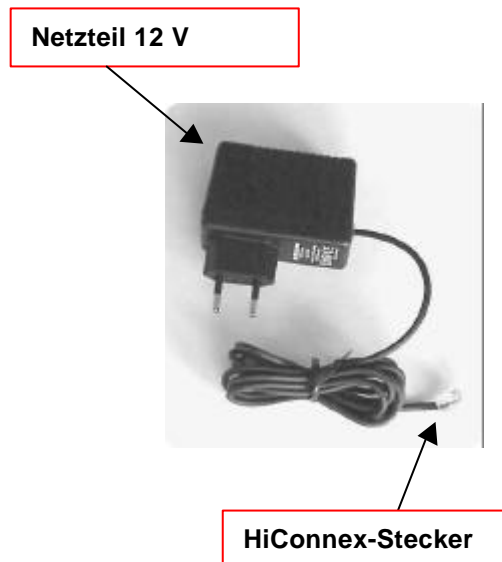


Bild 1: HiConnex

Bild 2: PC-Anschlußkabel

Bild 3: HiConnex-Netzteil mit Boot-Taste *

Bild 4: HiConnex-Standard-Netzteil

* Vorübergehende Lösung wird durch Bootbox in Zusammenhang mit dem Standartnetzteil ersetzt

Allgemeine Daten

Typ:	HiConnex/M20
Gehäuse:	Kunststoff
Maße:	L x B x H = 107,0 x 63,5 x 31,3 mm
Gewicht:	150 g
Eingangsspannung:	9-30 V Gleichstrom
Nennspannung:	12 V Gleichstrom
Eingangsstrom:	GSM AUS: < 40 mA GSM auf Standby: < 60 mA GSM bei Übertragung, typisch: < 600 mA GSM bei Übertragung I < 2 A Spitzenstrom
Temperaturbereich	0 °C - 55 °C

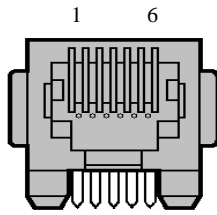
Stecker-Spezifikation

- 6polige Western-Buchse, Spannungsversorgung
- 8polige Western-Buchse für serielle V24-Schnittstelle
- 15polige SUB-D-Buchse für digitale und analoge I/Os
- 20 cm langes Antennenkabel mit FME-Buchse

6polige Western-Buchse / Spannungsversorgung (M20T-kompatibel)

PIN	Zweck
1	+ Eingangsspannung 9-30 V
2	Reset
3	
4	
5	Download enable
6	Masse

Vorderansicht Western-Buchse 6-6 für Spannungsversorgung



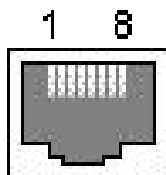
8polige Western-Buchse für serielle V24-Schnittstelle

PIN	Zweck
1	RXD Ein Daten empfangen
2	NC
3	TXD Aus Daten senden
4	DTR Aus Datenterminal bereit
5	DSR Ein Daten bereit
6	NC
7	Masse
8	RI Ein Ringanzeige

Logik:	V.24 asynchron
Baud:	9600
Parität:	keine
Zeichenformat:	8 Datenbits
Stopbits	1
Handshake	Hardware

(bei Version <=3.4 wird RS232-Kommunikation nicht unterstützt)

Vorderansicht Western-Buchse 8-8 für serielle Schnittstelle

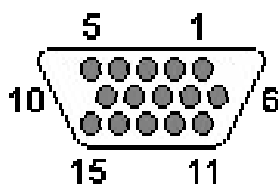


15polige SUB-D-Buchse für digitale und analoge I/Os

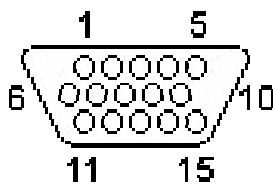
1	ana Referenzspannung
2	ana Ein F0
3	ana Ein F1
4	ana Ein F2
5	ana Ein F3
6	Schirm Masse

- 7 digi Aus C0
- 8 digi Aus C1
- 9 digi Aus C2
- 10 digi Aus C3
- 11 digi allgemein
- 12 digi Ein D3
- 13 digi Ein D2
- 14 digi Ein D1
- 15 digi Ein D0

15polige SUB-D-Buchse für digitale und analoge I/Os



(Buchse, HiConnex)



(Stecker, Kabel)

Spezifikationen 15poliger D-SUB-Stecker, digital und analog

Digitaler Ausgang max. 10 mA, max. 30 V Gleichstrom
 Optokoppler, Open Kollektor

Digitaler Eingang min. 2,5 V Gleichstrom
 max. 24 V Gleichstrom
 max. 30 mA
 Optokoppler LED
 Eingangswiderstand 820 Ω

Analoger Eingang* 0 – 5 V
 analoge Referenzspannung 0-5 V
 Eingang 10 MΩ
 Auflösung 10 Bit

* Hinweis: Die Funktion der analogen Eingänge wird in künftigen Produktversionen später in diesem Jahr realisiert.

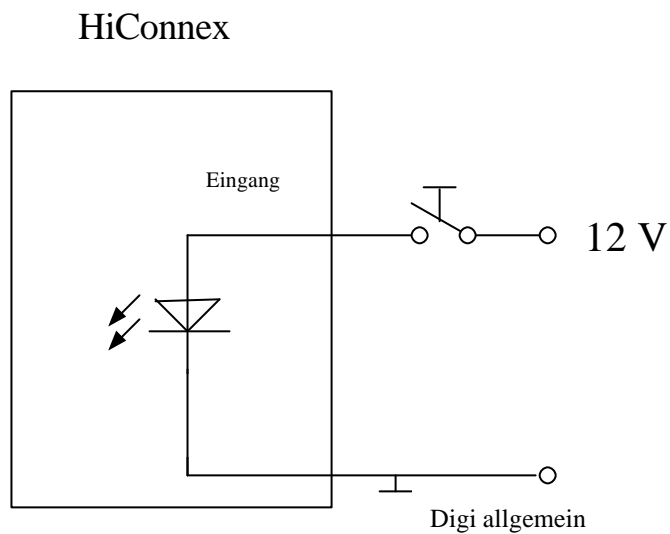
Elektrische Beschreibung der Ein- und Ausgänge

• Eingang:

HiConnex-Eingänge:

Bei geschlossenem Kontakt zeigt HiConnex "EIN" an.

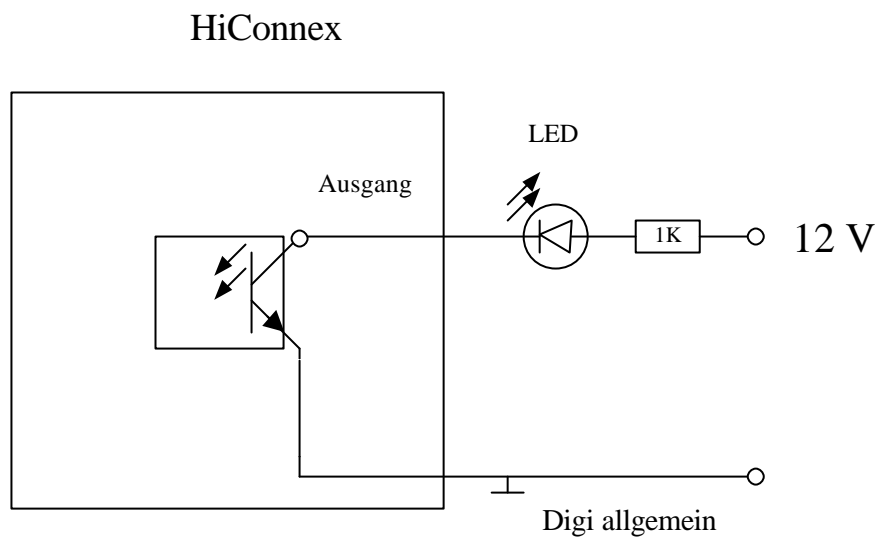
„Digi allgemein“ wird von „AGND“ von HiConnex abgekoppelt



▪ Ausgang:

HiConnex-Ausgänge:

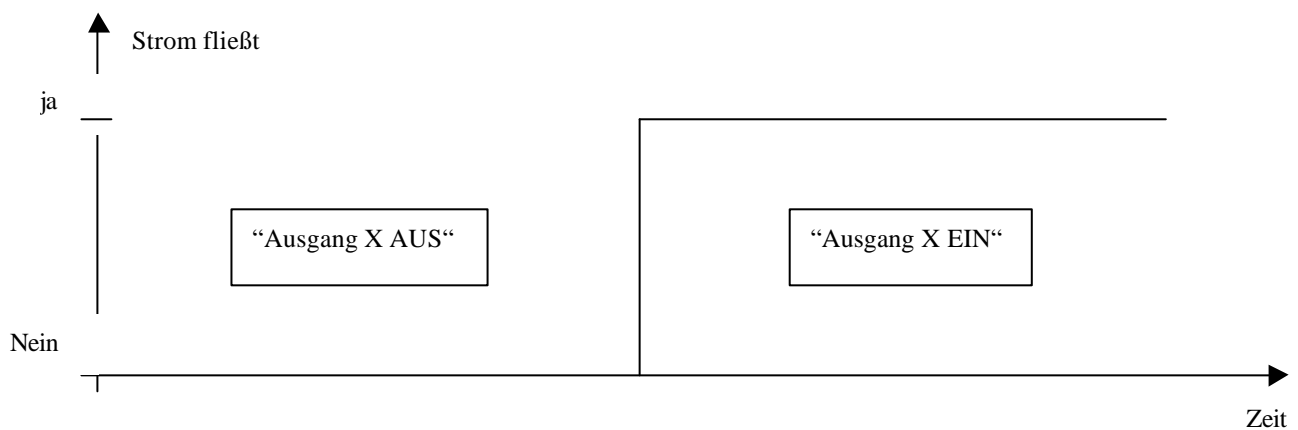
Die LED leuchtet auf, wenn die Software den Pin auf "EIN" setzt



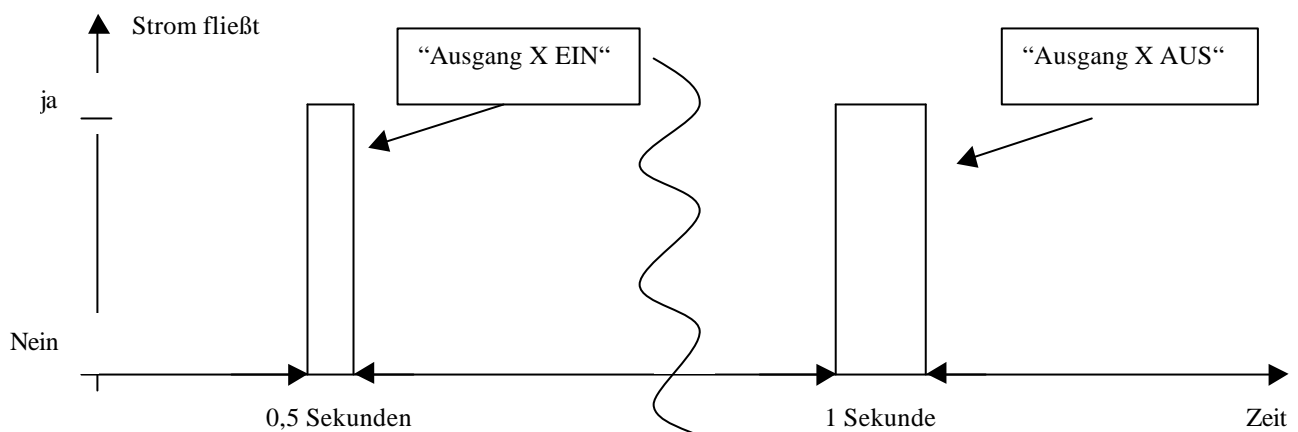
Die HiConnex Architektur erlaubt dem Nutzer eigene Software Applikationen mit der Hilfe eines Basic Compilers zu erstellen und diese dann als Applikation in HiConnex zu laden.

Es gibt 2 verschiedene Anwendungen als Beispiel Applikationen. Die beiden Anwendungen unterscheiden sich nur in der Behandlung der Ausgänge. Die Eingänge verhalten sich bei beiden Applikationen identisch.

Applikation mit statischen Ausgangszuständen



Applikation mit dynamischen Ausgangszuständen



▪ I/O-Kabel

Pin	Farbe
1	rot
2	braun
3	grün
4	gelb
5	schwarz
6	Schirm
7	blau
8	pink
9	lila
10	weiß
11	grau / rot
12	rot / blau
13	braun / grün
14	weiß / grün
15	grau



Zu beziehen über :

[Oppermann-Telekom](#)

Hauptstraße 34a

D-06507 Fridrichsbrunn

Tel : 039487-552

Fax : 039487-79001